

KIPRIS(공개특허공보)

Page 1 of 3

공개특허번호 1994-0023071

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. 6
H04B 14/00

(11) 공개번호 특1994-
0023071
(43) 공개일자 1994년10월22일

(21) 출원번호 특1993-0003144

(22) 출원일자 1993년03월03일

(71) 출원인 대우전자 주식회사 · 배순준
 서울특별시 중구 남대문로 5가 541번지

(72) 발명자 김시원
 서울특별시 영등포구 내림 3동 814-12번지

(74) 대리인 최중왕

심사청구: 있음

(54) 다채널신호 전송장치

요약

본 발명은 아날로그 신호로 된 다채널신호를 디지털신호로 변환한 후 PCM 통신을 이용하여 사분할 방식으로 전송하고 전송속도를 높이기 위하여 멀티 컨버팅 방식 채택 즉, 2개의 A/D 변환부에서 상호교번으로 신호로도와 변환을 하도록 한 것으로, 기준클럭발생부에서 출력되는 기준클럭을 분주회로에서 12분주하고 이를 16비트 카운터로 구성된 채널선택부를 통해 멀티플렉서에서 A/D 변환부로 인가되는 채널을 선택한 다음 A/D 변환된 신호를 병렬-직렬변환부에 의해 직렬신호로 변환시켜 데이터 전송용 차동송신부를 통해 기준클럭 12 비트당 8 비트기간에 데이터를 전송함과 동시에 A/D 변환부에서 출력되는 A/D 변환완료 신호에 의해 동기클럭발생부에서 동기클럭을 발생시켜 클럭신송용 차동송신부를 통해 동기클럭을 전송하는 한편, 채널선택부와 동기클럭발생부에서 출력되는 신호를 이용하여 프레임 검출부에서 16채널의 전송이 끝났음을 알리는 프레임신호를 검출하여 클럭전송용 차동송신부를 통해 클럭과 동시에 프레임신호를 일정한 시간 지연시켜 데이터 전송용 차동송신부를 통해 출력하도록 된 다채널신호 전송장치이다.

대표도

도1

발명서

[발명의 명칭]

다채널신호 전송장치

[도면의 간단한 설명]

제1도는 본 발명의 회로도, 제2도는 발명에 따른 타임차트이다.

본 선은 요부공개 전이므로 본문 내용을 수록하지 않았음

(57) 청구의 범위

청구항1

각 신호원의 입력채(J₀~J₁₆)에는 아날로그 스위치부(1)와, 제1, 제2멀티플렉서(2)(3)가 각각 연결되고, 상기 제1, 제

KIPRIS(공개특허공보)

Page 2 of 3

2멀티플렉서(2)(3)의 출력단에는 제1,제2 A/D변환부(4)(5)를 통해 병렬-직렬변환부(6)가 연결됨과 더불어 상기 제1,제2 A/D변환부(4)(5)의 A/D 변환 완료신호 출력단(INT)에는 오아게이트(OR₁)를 통해 제어부(7)가 연결되고 상기 제어부(7)의 반전출력단(Q)에 병렬-직렬변환부(6)의 데이터 로드단자(S/

I)가 연결되어 버퍼(BF₁)를 통해 데이터 전송용 차동송신부(8)가 연결되며, 상기 제어부(7)의 출력단(Q)에는 동기클럭발생부(9)와 버퍼(BF₂)를 통해 클럭전송용 차동송신부(10)가 연결되는 한편, 기준 클럭 발생부(11)에 차례로 연결된 분주회로(12)와 센셀선택부(13)에는 제1,제2멀티플렉서(2)(3)가 연결됨과 더불어 프레임 검출부(14)와 지연회로(15)를 차례로 통해 차동송신부(8)(10)가 연결되고, 상기 동기클럭 발생부(9)와 분주회로(12) 및, 센셀선택부(13)의 입력단에는 초기와 라셋회로(16)가 연결된 구조로 되어 있는 다채널신호 전송장치.

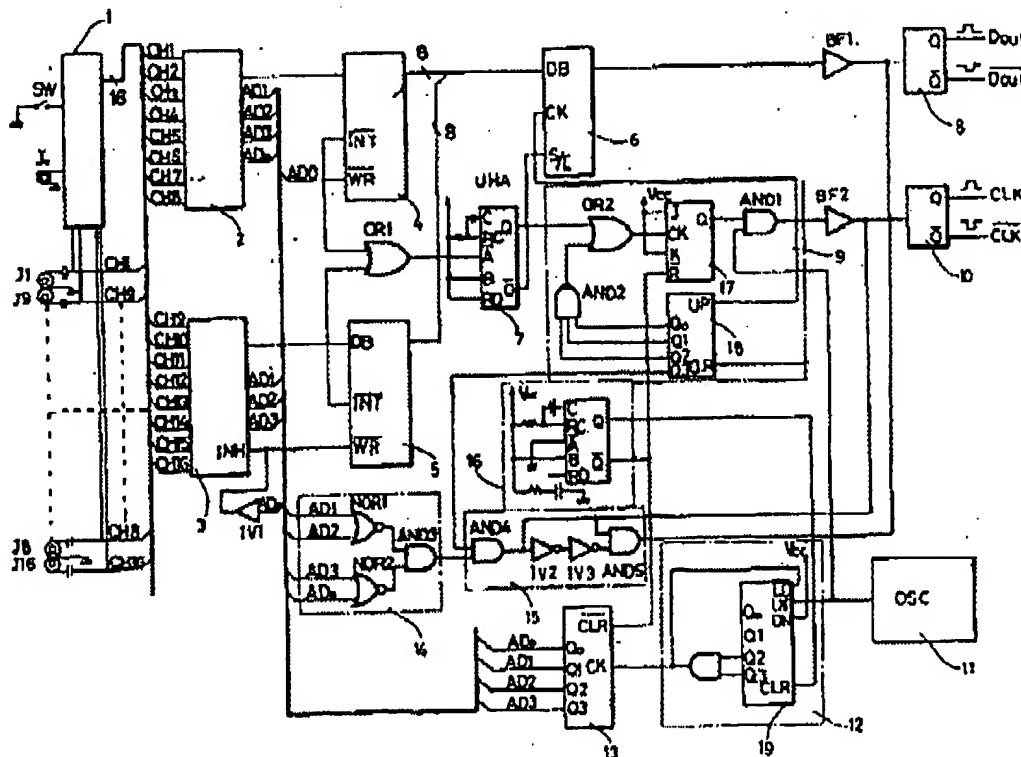
정구항2

제1항에 있어서, 제1,제2 A/D 변환부(4)(5)는 상호 교번으로 A/D 변환되어 전송속도를 증가하도록 된 것을 특징으로 하는 다채널신호 전송장치.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2

KIPRIS(공개특허공보)

Page 3 of 3

